

Al Prof. Ernesto Limiti

Direttore del Dip. di Ing. Elettronica

Università degli Studi di Roma "Tor Vergata"

**OGGETTO:** Procedura valutativa ai sensi dell'art. 24, comma 5, della Legge n. 240 del 2010 ad un posto di Professore Universitario di ruolo di seconda fascia, presso il Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma Tor Vergata per il settore concorsuale 09/E3 – Elettronica.

Il sottoscritto, Dr. Rocco Giofrè, in qualità di ricercatore a tempo determinato ai sensi dell'art. 24, comma 3 lettera b) della legge 240/2010, in servizio presso il Dipartimento di Ingegneria Elettronica dell'Università di Roma "Tor Vergata", con la presente

DICHIARA:

di non avere motivi di ricsuzione di cui agli articoli 51 e 52 del c.p.c. nei confronti di alcun commissario della procedura in oggetto.

In Fede



Università "Tor Vergata"  
URN2 - DIP - Arrivo  
Tit./Cl.: VII/1  
Prot:0000426/2019  
Data: ROMA 07/02/2019