



**AVVISO VACANZA INSEGNAMENTO**  
**DIPARTIMENTO DI INGEGNERIA ELETTRONICA**

Il Direttore del Dipartimento di Ingegneria Elettronica,

**Vista** la richiesta del Coordinatore del Corso di Studi in Ingegneria Elettronica;

**Visto** il Regolamento per il conferimento degli incarichi di insegnamento dell'Università degli Studi di Roma "Tor Vergata", emanato con decreto rettorale nr. 1700/2017 /approvato dal CdA il 27 giugno e dal SA il 18 luglio 2017;

**Visto** il Decreto Legge n. 5 del 9 febbraio 2012 in vigore dal 13 febbraio 2012, recante "Disposizioni urgenti in materia di semplificazione e di sviluppo" e in particolare, in materia di Università, l'art. 49 di modificazione dell'art. 23 della Legge 240/2010 co.1;

**AVVISA**

Che il Dipartimento di Ingegneria Elettronica intende attribuire mediante **affidamento interno a titolo gratuito**, per l'**A.A. 2019/2020**, il seguente incarico di insegnamento:

Insegnamento	S.S.D	CFU	ORE	Corso di Studi
Sistemi Elettronici per lo Spazio (6 CFU - 60 ore)	ING/INF01	3 CFU	30	LM – Ingegneria Elettronica

Possono partecipare alla selezione di cui al presente avviso, soggetti interni all'Università degli Studi di Roma "Tor Vergata", appartenenti al medesimo settore scientifico-disciplinare o a settore affine, e in particolare:

- Professori di ruoli di I e II fascia;
- Ricercatori di ruolo e a tempo determinato;
- Assistenti del ruolo ad esaurimento;
- Tecnici laureati in possesso dei requisiti di cui all'art. 50 del D.P.R. 382/1980, anche se maturati successivamente al giorno 01/08/1980;
- Lettori di madre lingua straniera di cui all'art. 28 del D.P.R. 382/1980 e collaboratori ed esperti linguistici di cui alla Legge 236/1995.

Il Docente interessato ad assumere l'incarico dovrà comunicare la propria disponibilità, entro e non oltre il **giorno 14 ottobre 2019**, con una e-mail alla Segreteria Didattica ([rosanna.gervasio@uniroma2.it](mailto:rosanna.gervasio@uniroma2.it)), allegando il modulo di richiesta debitamente compilato e firmato.

Roma, 24 settembre 2019

Il Direttore  
del Dipartimento di Ingegneria Elettronica  
Prof. Ernesto Limiti

Università "Tor Vergata"  
URM2 - DIP - Partenza  
Tit./Cl.: VII/4  
Prot:0003154/2019  
Data: ROMA 24/09/2019